



TECHNISCHE
UNIVERSITÄT
DARMSTADT

M.Sc. Informatik Nebenfach

Elektrotechnik und Informationstechnik

Verantwortlicher Fachbereich FB 18

Im Nebenfach Elektrotechnik und Informationstechnik im Rahmen des M.Sc. Informatik Studiengangs sollen insbesondere wissenschaftliche Grundlagen und die technische Realisierung moderner informationsverarbeitender, -übertragender und -speichernder Systeme im Fokus stehen. Das umfangreiche Katalogangebot erlaubt Informatik-Studierenden bereits vorhandenes Wissen aus diesen Bereichen um Hardwareaspekte oder Anwendungsszenarien zu erweitern. Zum Verständnis grundlegender Inhalte der Elektrotechnik und Informationstechnik ist der Besuch von drei Vorlesungen verpflichtend. Hierzu beachten Sie die Hinweise auf den Webseiten der Fachgebiete und in den Modulbeschreibungen der Bachelorstudiengänge Elektrotechnik und Informationstechnik:

https://www.etit.tu-darmstadt.de/service/studienplaene_1/index.de.jsp

Wir empfehlen die Teilnahme an den Veranstaltungen; E-Learning-Angebote stehen ergänzend zur Verfügung. Alle Module des Nebenfachs (ein- und zweisemestrig) schließen mit jeweils einer benoteten Fachprüfung ab, die in der vorgesehenen Prüfungsform (siehe Angaben im Studien und Prüfungsplan) abgelegt werden muss. Alle Prüfungen werden jedes Semester angeboten, die Prüfungstermine werden zu Semesterbeginn im Vorlesungsverzeichnis bekanntgeben. Für alle Modulangebote des Fachbereichs gilt § 27 (2) der APB (5. Novelle), wonach alle Module des Nebenfachs, in denen eine Fachprüfung begonnen wurde, abzuschließen sind. Es besteht keine Abwahlmöglichkeit.

1. Studienberatung

Zu studienorganisatorischen Fragen über die Nebenfächer im Studiengang M. Sc. Informatik berät der Fachbereich Informatik durch das Beratungssystem des Studiendekanats unter https://www.informatik.tu-darmstadt.de/studium_fb20/im_studium/beratung_und_unterstuetzung/fachstudienberatung/index.de.jsp

oder per E-Mail unter nebenfach@informatik.tu-darmstadt.de.

Für inhaltliche Fragen in Bezug auf das Nebenfach „Elektrotechnik und Informationstechnik“ ist PD Dr.-Ing. Oktay Yilmazoglu (yilmazoglu@etit.tu-darmstadt.de), Studienfachberatung etit, zuständig.

Anlage 1: Studien- und Prüfungsplan, Stand 30.08.2018

Masterstudiengang Informatik - Nebenfach

Elektro- und Informationstechnik (ETIT)



Studien- und Prüfungsplan - Basis (Anhang I)

Legende		Prüfungsleistungen					Kurs			Semester				
Bewertungssystem:	St = Standard (benotet); bnb = bestanden/nicht bestanden	Fachprüfung	Studienleistung	Prüfungsform	Dauer (min)	Gewichtung	SWS	Status	Lehrform	gesamt	Die Zuordnung der Prüfungen zu Semestern hat empfehlenden Charakter.			
Prüfungsform:	s = schriftlich; m = mündlich; f = fakultativ; H = Hausarbeit; R = Referat; SF = Sonderform;										Arbeitsaufwand pro Semester (CP)			
Dauer:	Dauer der Prüfung in min (optional)										1.	2.	3.	4.
Gewichtung:	Bei Kursen = Gewichtung der Prüfungsnote für die Modulnote Bei Modulen = Gewichtung der Modulnote für die Gesamtnote													
SWS:	Semesterwochenstunden													
Status:	o = obligatorisch; f = fakultativ;													
Art der Lehrform:	iV = Integrierte Veranstaltung; Pr = Praktikum; S = Seminar; Ü = Übung; VL = Vorlesung; VU = Vorlesung+Übung;													
CP:	Kreditpunkte													
TUCaN-Nr. und Zuordnung von CP zu Modulbausteinen haben informativen Charakter. Die Anrechnung der CPs erfolgt nach Abschluss des Moduls.										CP				
Nebenfach gesamt										24				
Pflichtbereich Nebenfach Elektrotechnik und Informationstechnik										21	7		14	
18-hs-1070	Elektrotechnik und Informationstechnik I	St	s	90		5	o			7				
18-hs-1070-vl	Elektrotechnik und Informationstechnik I					3		VL			5			
18-hs-1070-ue	Elektrotechnik und Informationstechnik I					2		Ü			2			
18-ho-1011	Elektronik					5				7				
18-ho-1011-vl	Elektronik	St	s	90	4	2	o	VL					3	
18-ho-1011-ue	Elektronik					1		Ü					1	
18-ho-1011-pr	Praktikum Elektronik		St	f	3	2	o	Pr					3	
18-kl-1010	Deterministische Signale und Systeme	St	s	120		5	o			7				
18-kl-1010-vl	Deterministische Signale und Systeme					3		VL					5	
18-kl-1010-ue	Deterministische Signale und Systeme					2		Ü					2	
Wahlbereich Nebenfach Elektrotechnik und Informationstechnik (offener Katalog)										3		3		
18-ho-1020	Analog Integrated Circuit Design	St	s	90		4	f			6				
18-ho-1020-vl	Analog Integrated Circuit Design					3		VL					5	
18-ho-1020-ue	Analog Integrated Circuit Design					1		Ü					1	
18-hb-2020	High-Level Synthese	St	m	30		4	f			6				
18-hb-2020-vl	High-Level Synthese					3		VL					5	
18-hb-2020-ue	High-Level Synthese					1		Ü					1	
18-hb-2010	Low-Level Synthese	St	m	30		4	f			6				
18-hb-2010-vl	Low-Level Synthese					3		VL					5	
18-hb-2010-ue	Low-Level Synthese					1		Ü					1	
05-91-1024	Physik I	St	s	120		3	f			4				
05-11-0054-vl	Physik I					2		VL					3	
05-13-0054-ue	Physik I					1		Ü					1	
18-hb-1030	Digitaltechnisches Praktikum		St	m	30	3	f			3				
18-hb-1030-pr	Digitaltechnisches Praktikum					3		Pr					3	
18-kn-1040	Praktikum Elektrotechnik und Informationstechnik I		St	f		4	f			4				
18-kn-1040-pr	Praktikum Elektrotechnik und Informationstechnik I A					2		Pr			2			
18-kn-1041-pr	Praktikum Elektrotechnik und Informationstechnik I B					2		Pr				2		
18-ho-1070	Seminar Elektronische Schaltungen		St	m	30	4	f			4				
18-ho-1070-se	Seminar Elektronische Schaltungen					4		S						